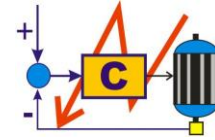




KARADENİZ TEKNİK ÜNİVERSİTESİ  
Mühendislik Fakültesi  
Elektrik-Elektronik Mühendisliği Bölümü



Kontrol ve Sürücü Sistemleri Laboratuvarı – I

BÜTÜNLEME SINAVI TARİH DEĞİŞİKLİĞİ

1. Bütünleme sınavı **25.01.2017 Çarşamba** günü saat **17:00** yapılacak olan **Sinyaller ve Sistemleri** sınavı ile **çakıştığı için 1. ve 2. Eğitim için 26.01.2017 Perşembe** günü saat **09:00**'da **Kontrol ve Sürücü Sistemleri Laboratuvarı**'nda yapılacaktır.
2. Bütünleme sınavı, **kısa yazılı sınav** ve ardından **uygulama deneyi** şeklinde olacaktır.
3. Öğrenciler **deneye föylerini** getirecek ve **uygulama deneyinde föy kullanımına izin verilecektir.**
4. Bütünleme sınavı notu, **%40 yazılı sınav** notu ve **%60 uygulama sınav** notunun toplamı olarak hesaplanacaktır.
5. Her seans **20 dakika** olup, **10 öğrenci** sınava alınacak ve öğrenciler kurada çektikleri **5 deneyden birini** tek başlarına yapacaklardır.
6. Kurada **çekilen deneye öğrenci girmemiş ise tekrar kura** çekerek katılmış olduğu bir deneyden sınava alınacaktır.

19.01.2017

Yrd. Doç. Dr. Oğuzhan ÇAKIR