



**KARADENİZ TEKNİK ÜNİVERSİTESİ**  
**BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ**

**SAYISAL TASARIM LABORATUARI**

**VHDL İLE SAYICILAR ve KAYDIRMALI KAYDEDİCİLER**  
**DENEY RAPORU**

**DENEY GURUBU:**

**DENEYİ YAPAN(LAR):**

No	Ad Soyad
1)	
2)	
3)	
4)	

**Deney Sorumlusu: Arş. Gör. Orhan SİVAZ**

**TRABZON – 2024**

## Deney Soruları:

- 1) FPGA, VHDL, Kombinasyonel ve Ardışıl devre nedir? Açıklayınız.
- 2) Kombinasyonel ve Ardışıl devre arasındaki en önemli fark nedir?
- 3) FPGA'in kullanım alanlarını örnek vererek açıklayınız?

## Deneyde Yapılanlar:

- 1) Deneyde yapılanlar **sadece koda yapılan eklemeler** yazılarak açıklanacaktır.